



GMxx 缩略语与缩写词约定

版本：1.0

发布日期：2020-04-28

版权所有 © 2020 深圳市汇顶科技股份有限公司。保留一切权利。

非经本公司书面许可，任何单位和个人不得对本手册内的任何部分擅自摘抄、复制、修改、翻译、传播，或将其全部或部分用于商业用途。

商标声明

GOODIX 和其他汇顶商标均为深圳市汇顶科技股份有限公司的商标。本文档提及的其他所有商标或注册商标，由各自的所有人持有。

免责声明

本文档中所述的器件应用信息及其他类似内容仅为您提供便利，它们可能由更新之信息所替代。确保应用符合技术规范，是您自身应负的责任。

深圳市汇顶科技股份有限公司（以下简称“GOODIX”）对这些信息不作任何明示或暗示、书面或口头、法定或其他形式的声明或担保，包括但不限于针对其使用情况、质量、性能、适销性或特定用途的适用性的声明或担保。GOODIX 对因这些信息及使用这些信息而引起的后果不承担任何责任。

未经 GOODIX 书面批准，不得将 GOODIX 的产品用作生命维持系统中的关键组件。在 GOODIX 知识产权保护下，不得暗中以其他方式转让任何许可证。

深圳市汇顶科技股份有限公司

总部地址：深圳市福田区腾飞工业大厦 B 座 2 层、13 层

电话：+86-755-33338828 传真：+86-755-33338830

网址：<http://www.goodix.com>

前言

编写目的

本文档提供 GMxx 系列芯片文档中的缩写约定，适用于该系列芯片的所有文档。

读者对象

本文适用于以下读者：

- GMxx 系列芯片文档开发人员
- GMxx 系列芯片文档的阅读人员

版本说明

本文档为第 1 次发布，对应的产品系列为 GMxx。

修订记录

版本	日期	修订内容
1.0	2020-04-28	首次发布。

1 缩略语和缩写词约定

本文中描述的术语缩写规则适用于 GMxx 系列芯片的相关文档。

1.1 公共缩写

表 1-1 GMxx 系列文档公共缩写约定

缩写	全称	中文描述
3S	Standard 3.3V	标准 3.3 V
3TA	3.3V Tolerant, Pin Directly Connected to ADC	支持 3.3 V 输入, 支持 ADC
5T	5V Tolerant	支持 5 V 输入
5TF	5V Tolerant, Support I2C FM+ Current	支持 5 V 输入, 支持 I2C 超快模式
ACK	Acknowledge	应答信号
ADC	Analog-to-Digital Converter	模数转换器
ADDR	Address	地址
AF	Alternate Function	复用功能
AHB	Advanced High-Performance Bus	高级高性能总线
ALIGN	Alignment	对齐
APB	Advanced Peripheral Bus	外围总线
ARP	Address Resolution Protocol	地址解析协议
ASYNC	Asynchronous	异步
BAS	Basic	基本/基准
BCD	Binary-Coded Decimal	二进制十进数
BSY	Busy	繁忙
C	Capacitor	电容
CAL	Calibration	校准
CANC	Cancel	取消
CCFG	Common Configuration	通用配置
CFG	Configuration	配置
CHEN	Channel Enable	通道使能
CHG	Charge	充电
CHx	Channel x	通道 x
CLK	Clock	时钟
CLKSEL	Clock Selection	时钟选择
CLR	Clear	清除
CPLT	Complete	完成
CPHA	Clock Phase	时钟相位
CPOL	Clock Polarity	时钟极性
CRC	Cyclic Redundancy Check	循环冗余校验
CS	Chip Select	片选
CTL	Control	控制
DBG	Debug	调试
DE	Driver Enable	驱动使能
DET	Detect	检测
DIR	Direction	方向

缩写	全称	中文描述
DIS	Disable	禁能
DISCHG	Discharge	放电
DIV	Division	分频
DMA	Direct Memory Access	直接存储器访问
EFC	Embedded Flash Controller	嵌入式内存控制器
EN	Enable	使能
ERR	Error	错误
EXTI	Extended Interrupts And Events Controller	中断和事件控制器
F	Flag	标志
FM+	Fast Mode Plus	超快模式
FWDT	Free-Running Watchdog Timer	独立运行看门狗定时器
FST	Fast	快
GPIO	General Purpose Input Output	通用输入输出
H	High	高
HXOSC	External High Speed Oscillator	外部高速振荡器
I2C	Inter-Integrated Circuit	I2C 总线
INT	Interrupt	中断
INTIMERx	Internal TIMERx	内部定时器 x
IrDA	Infrared Data Association	红外数据组织
L	Low	低
LEN	Length	长度
LIN	Local Interconnect Network	LIN 协议
LSB	Least Significant Bit	最低有效位
LXOSC	External 32.768 kHz Oscillator	外部 32.768 kHz 振荡器
MISO	Master Input Slave Output	主输入从输出
MOD	Mode	模式
MOSI	Master Output Slave Input	主输出从输入
MSB	Most Significant Bit	最高有效位
MSK	Mask	屏蔽
N	Not	否定
NACK	Not Acknowledge	非应答信号
NMI	Non-Maskable Interrupt	不可屏蔽中断
NRZ	Non-Return to Zero	不归零码
NUM	Number	数量
NVIC	Nested Vectored Interrupt Controller	嵌套矢量中断控制器
OPAMP	Operational Amplifier	运算放大器
OVR	Overrun	上溢
PDR	Power-down Reset	掉电复位
PEC	Packet Error Checking	包错误检测
PERI	Peripheral	外设
PMBUS	Power Management Bus	电源管理总线
PMU	Power Management Unit	电源管理单元
POR	Power-on Reset	上电复位
PPOD	Push Pull/Open Drain	推挽/开漏
PUPD	Pull Up/Pull Down	上拉/下拉

缩写	全称	中文描述
PWM	Pulse Width Modulation	脉冲宽度调制
PWR	Power	电源
RC8M	Internal 8 MHz Clock	内部 8MHz 时钟
RCC	Reset and Clock Control	复位时钟控制
RDY	Ready	就绪
RO	Read-Only	只读
RS-232/RS-485	Recommended Standard 232/485	RS-232/RS-485 标准通信接口
RST	Reset	复位
RTC	Real Time Clock	实时时钟
RTS	Request to Send	请求发送
RTU	Remote Terminal Unit	远程终端控制系统
RW	Read/Write	可读可写
RX	Receiver	接收器
SCA	Scale	比例
SEL	Selection	选择
SEQCON	Sequence Continuous	序列连续模式
SHD	Shield	屏蔽
SL	Slow	慢
SMP	Sampling	采样
SMBUS	System Management Bus	系统管理总线
SPI	Serial Peripheral Interface	串行外设接口
SS	Sub-Second	亚秒
STAT	Status	状态
STBEN	Standby Enable	待机模式使能
SWD	Serial Wire Debug	串行线调试
SYNC	Synchronous	同步
SYSCFG	System Configuration	系统配置
TH	Threshold	阈值
TEMPS	Temperature Sensor	温度传感器
TO	Timeout	超时
TRIG	Trigger	触发信号
TS	Time Stamp	时间戳
TSC	Touch Sensing Controller	触控感应控制器
TST	Test	测试
TX	Transmitter	发送器
UDR	Underrun	欠载
USART	Universal Synchronous Asynchronous Receiver Transmitter	通用同步异步收发器
VINREF	Internal Reference Voltage	内部参考电压
WO	Write-Only	只写
WUF	Wakeup Flag	唤醒标志
WWDT	Window Watchdog Timer	窗口看门狗定时器
XIN	Crystal Input	晶振输入
XOSC	Crystal Oscillator	晶振
XOUT	Crystal Output	晶振输出

1.2 非公共缩写

除了以上的公共缩写与缩略词以外，在某些文档中会出现一些特定的缩写或缩略词，书写规则应与业界通用标准保持一致。尤其是不常用的缩略词，必须在首次出现时写出全称和缩写，以免引起读者理解困难。